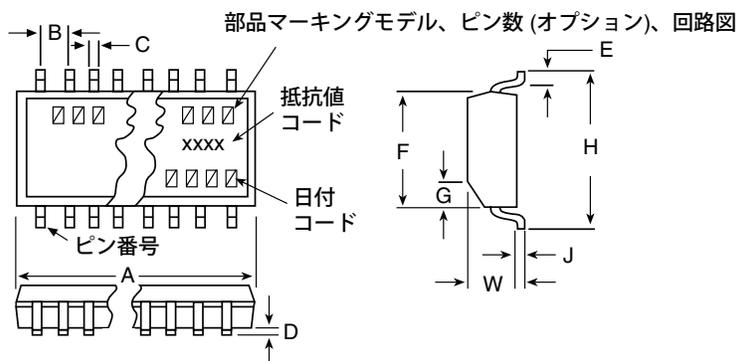


電気標準仕様			
試験	仕様	条件	
電氣的仕様	16, 20, 24		
抵抗値範囲	10 Ω ~ 47 kΩ	E-24 表による	
抵抗温度係数:	トラッキング	該当なし	
	絶対	± 100 ppm/°C	- 55°C ~ + 125°C
許容差:	分圧比	該当なし	
	絶対	± 5 % 標準 ± 2 % 対応可 / E24 表による ± 1 % 標準 (工場に確認) / E96 表による	E-24 表による E-24 表による
電力定格:	抵抗器	100 mW (最大)	@ + 70°C
	パッケージ	16 = 1.0 W 20 = 1.2 W 24 = 1.4 W	0°C ~ + 70°C
電圧係数	5 ppm/V 標準		
耐用電圧	50 VDC		
動作温度範囲	- 55°C ~ + 125°C		
保存温度範囲	- 55°C ~ + 150°C		
ノイズ	< - 35 dB		

寸法および刻印 (インチおよびミリメートル単位)


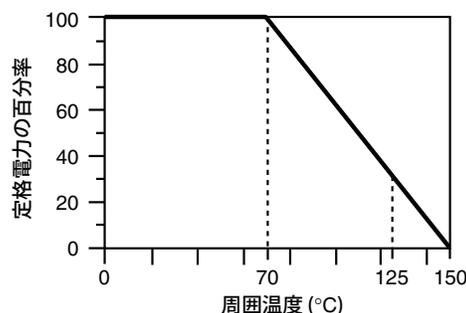
型式	A			B (参照)	C (参照)	D	E (標準)	F	G	H	J (参照)	W
	16 ピン	20 ピン	24 ピン									
VTSR-xxxx	0.206 ± 0.003	0.256 ± 0.003	0.306 ± 0.003	0.0256	0.0087	0.004	0.024	0.173 ± 0.003	0.015 × 45°	0.252 ± 0.005	0.005	0.043 ± 0.005
(mm)	5.23 ± 0.08	6.50	7.77	0.65	0.22	0.10	0.61	4.39 ± 0.08	0.38	6.40 ± 0.13	0.13	1.09 ± 0.13
VSSR-xxxx	0.193 ± 0.004	0.341 ± 0.003	0.341 ± 0.003	0.025	0.010	0.006	0.025	0.154 ± 0.003	0.015 × 45°	0.236 ± 0.008	0.010	0.064 ± 0.005
(mm)	4.90 ± 0.010	8.66 ± 0.08	8.66 ± 0.08	0.64	0.25	0.15	0.64	3.91 ± 0.08	0.38	5.99 ± 0.20	0.25	1.63 ± 0.13
VSOR-xxxx	0.390 ± 0.010	NA	NA	0.050	0.016	0.008	0.030	0.152 ± 0.003	0.015 × 45°	0.236 ± 0.005	0.008	0.064 ± 0.005
(mm)	9.91 ± 0.25	NA	NA	1.27	0.41	0.20	0.76	3.86 ± 0.08	0.38	5.99 ± 0.13	0.20	1.63 ± 0.13

マーキング					
型式	ピン数 (オプション)	回路図	抵抗値	抵抗値	日付コード
VXXX	XX	XX	XXXX	XXX	XXXX
VSOR VSSR VTSR	16 20 24	01, 03, 05 または 47	1% 抵抗値 例: 43R2 4 桁は、100 オームより 小さいオーム値を表すた めに使用されます。R は、 小数点位置を示すために 使用されます。	または 1%, 2%, 5% 抵抗値 e.g.: 103 = 10K 最初の 2 桁が有効な数字で、 最後の桁は後に続くゼロの 数を指定します。	

機械仕様	
抵抗素子	窒化タンタル
基板材料	シリコン
本体	モールドエポキシ
端子	銅合金
めっき	スズ鉛
リード間段差	0.0005"
マーキング耐溶性	MIL-STD-202, Method 215 による耐溶性試験
鉛 (Pb) フリー オプション	100 % Sn 半光沢
鉛 (Pb) フリー仕上げ	めっき

パッケージについて			
型式	リード	テープ & リール	チューブ
VTSR (TSSOP)	16	2500	94
	20	2500	74
	24	2500	62
VSSR (QSOP)	16	2500	98
	20	2500	55
	24	2500	55
VSOR (SOIC)	16	2500	48

軽減曲線



グローバル部品番号

新グローバル部品番号: VTSR1601103JT1 (推奨部品番号形式)

V	T	S	R	1	6	0	1	1	0	3	J	T	1			
V	S	O	R	1	6	0	5	3	3	1	4	7	1	G	T	1

グローバルモデル	ピン数	回路図	抵抗値 (3, 4, または 6 桁)	許容差	パッケージ
VTSR VSSR VSOR 鉛 (Pb) フリー (e3) 日付コード>2705	16 20 (非VSOR) 24 (非VSOR)	01 (バス型) 03 (独立型)	1% > 100R & 全て 2% & 5% 最初の 2 桁が有効な数字です。最後の桁は後に続くゼロの数を指定します。 < 100R 1% 最初の 3 桁が有効な数字です。最後の桁は後に続くゼロの数を指定します。	F = 1.0 % G = 2.0 % J = 5.0 %	テープ & リール T0 = 100 Min 100 Mult T1 = 1000 Min 1000 Mult T3 = 300 Min 300 Mult T5 = 500 Min 500 Mult TF = フルリール 2500 TS = 100 Min 1 Mult UF = TUBED
	16 20 (非VSOR)	05 (終端) 47 (終端)	xxxxxx 最初の 2 桁が有効な数字です。最後の桁は後に続くゼロの数を指定します。	G = 2.0 % J = 5.0 %	

過去の部品番号の例: VSSR2001102GT/R (今後も使用可能)

VSSR	20	01	102	G	T/R
型式	ピン数	回路図	抵抗値	許容差	パッケージ



免責について

ここに記載された製品仕様は予告なしに変更される場合があります。その内容に誤記や不正確な記述があった場合でも、ビシエイ・インターテクノロジー社またはその代理人は一切その責任を負わず、何らの賠償責任を負うこともありません。

ここに含まれている情報は単に製品の説明を意図したものです。暗示的にも明示的にも、また禁反言か否かに関わらず、本書により何らかの知的所有権の使用が許諾されることはありません。ビシエイ社の定める当該製品の販売諸条件に規定されている場合を除き、ビシエイ社はいかなる賠償責任も負いません。またビシエイ社製品の販売または使用に関連した、特定の目的への適合性、商品性、あるいは特許、著作権、その他の知的所有権の侵害などに関する賠償責任や保証を含め、ビシエイ社はあらゆる明示的または暗示的な保証を拒否します。

ここに示された製品は医用、救命用、生命維持用には設計されていません。これらの製品をそのような用途で使用または販売する顧客は、その行為を自己責任で行うものとし、不適切な使用や販売の結果生じる可能性のあるあらゆる損害からビシエイ社を完全に免責することに同意するものとします。